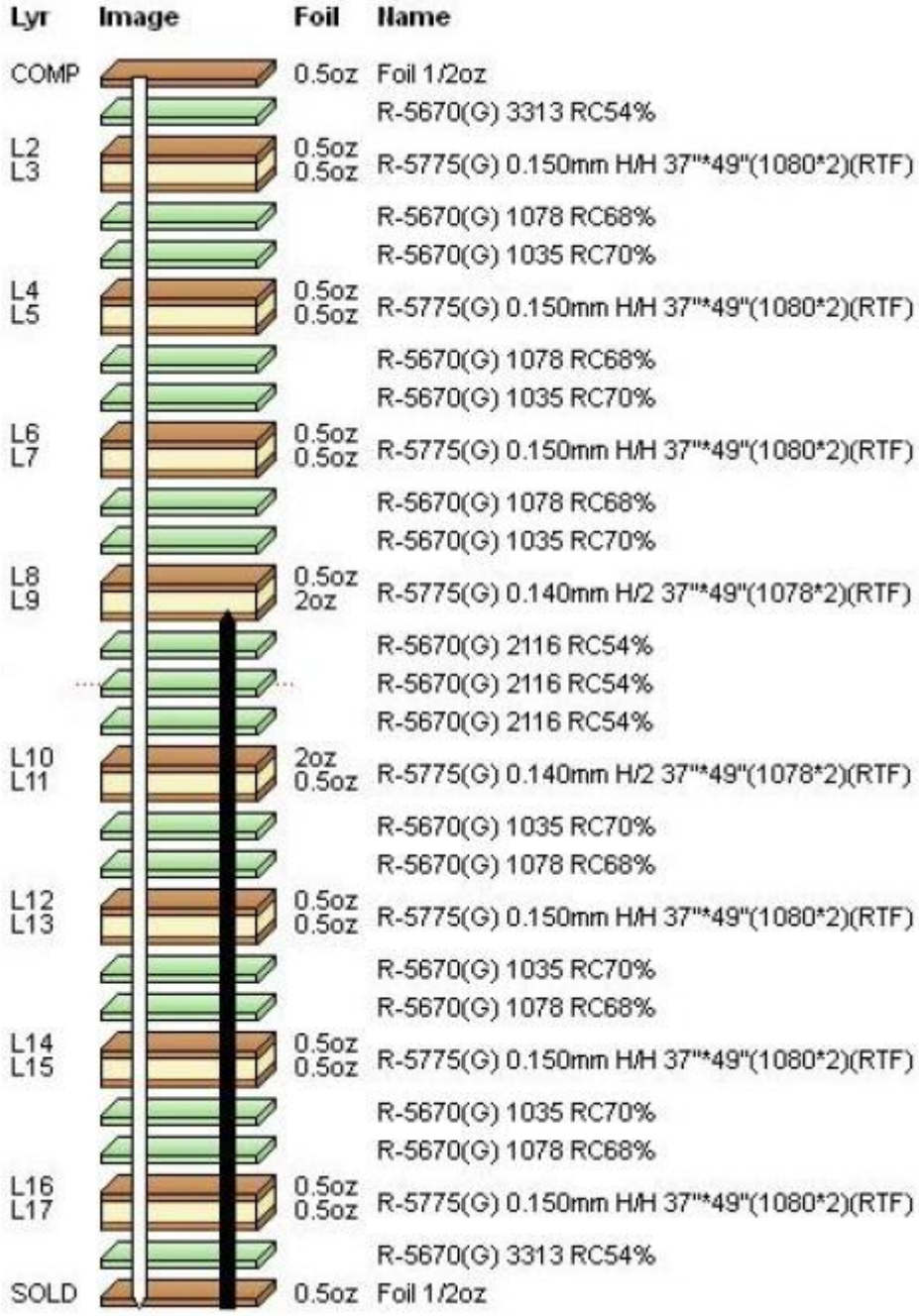
KUPFERPLATTENLÖCHER MINDEST .025 AVG, .020 MIN. LÖCHER DÜRFEN NICHT GESTROMT WERDEN. China Pcb Design-Unternehmen

• Besondere Anforderung: ENIG, Hartgolddicke: 4UM, Impedanz: Tol: +/- 7%, die Abweichung der Impedanz in derselben Schicht darf +/- 2Ohm nicht überschreiten, Bohrmaschine, 7 Grad gedreht.

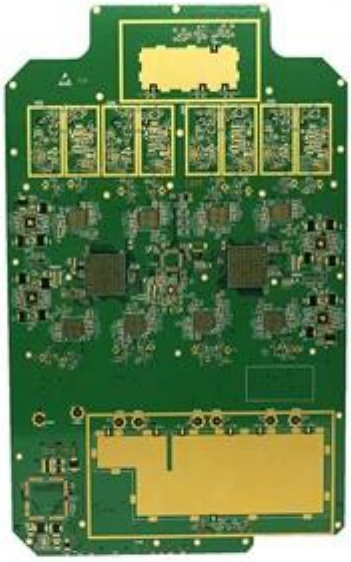
Packen Sie mit farbloser, transparenter Luftpolsterfolie, 25 Stck./Tasche, Trockenmittel in die Flanke, setzen Sie die Feuchtigkeitsanzeige auf die Oberseite

Schichtstruktur



O-LEADING

To Be Reliable, To Be Valuable



www.o-leading.com

O-LEADING

To Be Reliable, To Be Valuable

www.o-leading.com

Hochwertige Leiterplattenhersteller